



# 中华人民共和国国家标准

GB 3431.2—86

---

## 半导体集成电路文字符号 引出端功能符号

Letter symbols for semiconductor integrated circuits  
Letter symbols for function of pins

1986-07-01 发布

1987-04-01 实施

---

国家标准局 批准

半导体集成电路文字符号  
引出端功能符号

UDC 621.3.049  
.774:621.3  
.01  
GB 3431.2—86

Letter symbols for semiconductor integrated circuits  
Letter symbols for function of pins

本标准规定了半导体集成电路（以下简称器件）引出端功能的文字符号。

1 引出端功能符号的组成

器件的引出端功能符号一般由基本符号、下标符号和前缀符号三部分组成。

1.1 基本符号

基本符号一般为一个或几个字母，可用国际惯用字母或缩写字母表示引出端的功能或作用。例如：电源端V，接地端GND，清除端CR，时钟脉冲端CP。

当在字母上方标“—”时，表示低电平（或脉冲下降沿）有效。例如：低电平有效的清除端 $\overline{CR}$ ，下降沿有效的时钟脉冲端 $\overline{CP}$ 。

1.2 下标符号

下标符号一般为一个或几个字母或阿拉伯数字。字母表示引出端的功能或作用，阿拉伯数字表示同一功能引出端的个数。例如：串行数据输入端 $D_s$ ，正触发输入端 $TR_+$ ，第1位编码输入端 $IN_1$ 。

1.3 前缀符号

前缀符号一般为一个阿拉伯数字，表示同一器件中相同功能的单元。例如：双D触发器的第1触发器的数据输入端1D。

2 常用的数字集成电路引出端功能符号

2.1 常用的数字集成电路电源端、接地端符号

常用的数字集成电路电源端、接地端符号见表1。

表 1

| 引出端名称       | 符 号       |
|-------------|-----------|
| 电源（集电极，正电源） | $V_{CC}$  |
| 电源（发射极，负电源） | $V_{EE}$  |
| 电源（源极）      | $V_{SS}$  |
| 电源（漏极）      | $V_{DD}$  |
| 电源（衬底）      | $V_{BB}$  |
| 正电源         | $V_+$     |
| 负电源         | $V_-$     |
| 基准电源，基准电压   | $V_{REF}$ |
| 编程电源        | $V_{PP}$  |
| 公共          | COM       |
| 接地          | GND       |